

安価なOS『Smalight』が、 ルネサスRZ/Aシリーズ(ARM Cortex-A9)に対応 !!

Smalight OS V4 ルネサスRZ/Aシリーズ(ARM Cortex-A9)に対応



- ① μITRON仕様上で動作するソフト資産展開が可能
- ② SH-2AからRZ(ARMコア)への乗り換えサポート
- ③ ルネサスエレクトロニクスと一体となったサポート可能

サービスコール一覧

区分	サービスコール	機能	区分	サービスコール	機能	
タスク関連	sta_tsk	タスクの開始	セマフォ	vsem_init	セマフォの初期化	
	ext_tsk	自タスクの終了		VSEM_ATTR (*1)	セマフォの属性設定	
	slp_tsk	タスクの起床待ち	rcv_dtq	データキューからの受信		
	tslp_tsk	タスクの起床待ち(タイムアウト付き)	trcv_dtq	データキューからの受信(タイムアウト付き)		
	wup_tsk, iwup_tsk	タスクの起床	snd_dtq, isnd_dtq	データキューへの送信		
	can_wup, ican_wup	タスク起床要求のキャンセル	tsnd_dtq	データキューへの送信(タイムアウト付き)		
	wrot_rdq, ivrot_rdq	タスクのローテーション	fsnd_dtq, ifsnd_dtq	データキューへの強制送信		
	sus_tsk, isus_tsk	他タスクのサスペンド	vdtq_init	データキューの初期化		
	rsm_tsk, irsm_tsk	サスペンドの解除	VDTQ_ATTR (*1)	データキューの属性設定		
	dis_dsp	ディスパッチの禁止	set_tim, iset_tim	システム時刻の設定		
	ena_dsp	ディスパッチの許可	get_tim, iget_tim	システム時刻の取得		
	イベントフラグ	wai_flg	イベントフラグ待ち	時間管理	vsystim_init	時間管理の初期化
		twai_flg	イベントフラグ待ち(タイムアウト付き)		ivsig_tim	タイムティックの供給(周期タイマ処理)
set_flg, iset_flg		イベントフラグの設定	周期ハンドラ		sta_cyc, ista_cyc	周期ハンドラの開始
clr_flg, iclr_flg		イベントフラグのクリア		stp_cyc, istp_cyc	周期ハンドラの停止	
vevftg_init		イベントフラグの初期化	vcyc_init	周期ハンドラの初期化		
VEVFTLG_ATTR (*1)	イベントフラグの属性設定	VCYC_ATTR (*1)	周期ハンドラの属性設定			
セマフォ	wai_sem	セマフォの獲得	VCYC_CHG (*1)	周期ハンドラの起動周期変更		
	twai_sem	セマフォの獲得(タイムアウト付き)	判込関連	vdisp	vdisp有判込みハンドラをディスパッチして終了	
	sig_sem, isig_sem	セマフォの返却	その他の初期化	vslos_init	OSの起動	

優先度ベース・スケジュールをサポート

FCFS (First Come First Service)によるスケジューリングに加え、タスク優先度によるイベントドリブンなスケジューリング方式をサポート

μITRON 4.0 仕様ライクなAPI

ITRON仕様ライクなAPIであるため、システム設計、開発に、これまでのスキルを活かしスムーズに行えます。

安価なライセンス価格

- 量産用ライセンス 標準価格(税別) ¥95,000-
- 年間サポート付き量産用ライセンス 標準価格(税別) ¥180,000-
- ソースコード提供
- ライセンス制限 ⇒ 対象CPUとシステム用途限定でコピーフリー

タスクスケジューリング

