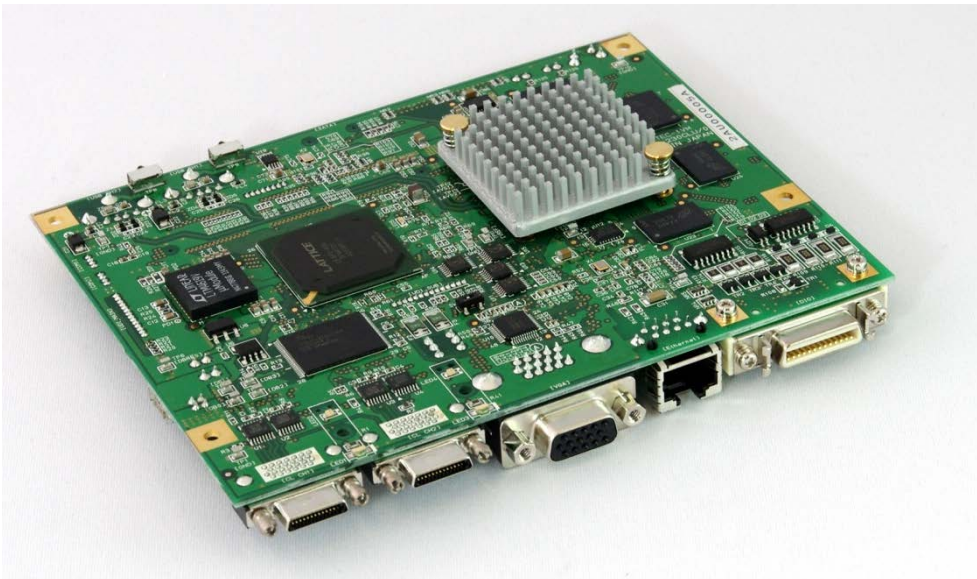


コンパクト画像認識ボード

NVP-Ax230CL



500万画素 Camera Link **2CH**対応
最新画像処理アクセラレータを**2コア**搭載



■ 特長

新画像処理アクセラレータ

新画像処理アクセラレータ(画像処理部分2コア搭載)採用により、処理の分散、高速処理。

コンパクト・スタンドアロン

156.0 mm × 120.0 mmサイズの基板に、高性能な画像処理機能と、機器制御や通信機能を凝縮した画像認識ボード。FA、監視、ITS関連のシステム組込みに最適で、スタンドアロンの制御ボードとしても使用出来ます。

高速画像処理

最新の画像処理アクセラレータを搭載し、近傍処理や画像間演算、特徴抽出など500種類以上の画像処理コマンドが高速動作します。

さらに、並列演算やパイプライン構成によるビデオレート処理を行うことで、最速マシンビジョンを実現します。

高画素デジタルカメラ入力

500万画素 CameraLink 2CH 入力
カメラ2CH同時入力可能

豊富な周辺インターフェース

- ・Ethernet 100BASE-TX
- ・RS-232C 2CH
- ・DI 8ch / DO 8ch
- ・ストロボ出力 2CH
- ・RGBモニタ出力 (VGA/SVGA/XGA)

C言語で自由にプログラミング

- ・システム性能をフルに引出す画像処理ライブラリ方式
- ・μITRONを採用し、リアルタイム・マルチタスクアプリケーションの作成が容易
- ・SDKで作成したアプリケーションはライセンスフリー

NVP-Axシリーズ上位互換

従来のコンパクト画像処理ユニットNVP-Ax1**シリーズの後継機種種であり、画像コマンドは互換性があります。*

*固有機能のコマンド(専用ハードウェア機能等)は除く

仕様

画像処理／プロセッサ部

CPU	SH-4A 750MHz
画像処理	専用画像処理2コア
OS	ルネサス製 μITRON仕様HiシリーズOS
Flashメモリ	64MB
イメージメモリ	2GB(システムと共用)
システムモニタ	ウォッチドッグタイマ

外部IF部

LAN	100BASE-TX	
シリアル	RS-232C 2CH	
パラレル	フォトアイソレーション	入力 8CH 出力 8CH ストロボ出力 2CH

ビデオ入力部

カメラCH数	2CH(同時入力可能)
入力信号	CameraLink Base Configuration PoCL/PoCL-Lite対応

外形寸法

基板サイズ	156.0 mm(W) × 120.0 mm(D)
-------	---------------------------

ビデオ出力部

出力信号	アナログRGBカラー (VGA/SVGA/XGA)
------	------------------------------

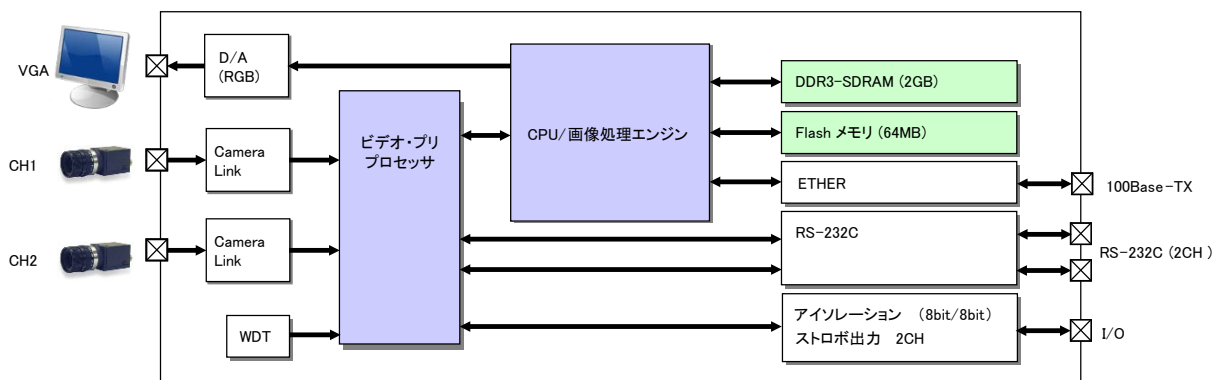
開発環境^{*1*2}

OS	Windows®XP/Vista(32bit)/7(32bit)
コンパイラ	Microsoft Visual C++® SuperH™ RISC engine C/C++
開発キット	NVP-Ax230SDK V1.0以降

*1 開発環境はお客様でご準備ください。

*2 コンパイラの対応Ver.は弊社営業にお問い合わせください。

NVP-Ax230CLボードタイプ ブロック図



開発・製造元

マクセルシステムテック株式会社

営業部

〒244-0801 神奈川県横浜市戸塚区
品濃町549-2 三宅ビル

設計部 画像ソフト設計課

〒992-0021 山形県米沢市花沢3091-6

E-mail vp-support@maxell.co.jp

URL <http://www.systemtech.maxell.co.jp>

お問合せ・ご用命は下記まで

* μITRONは、“Micro Industrial TRON”の略称です。TRONは、“The Real-time Operating system Nucleus”の略称です。

* Windows XP、Windows Vista、Windows 7、Visual C++ は、米国Microsoft Corporationの米国およびその他の国における商標または登録商標です。

* Camera Link、PoCL、PoCL-Liteは、米国AIA(Automated Imaging Association)の米国およびその他の国における商標または登録商標です。

* その他、本カタログで登場するシステム名、製品名は各社の商標または登録商標です。

* このカタログに記載されている仕様、デザインは予告なく変更することがあります。

2017.05